



## ČVUT v Praze – Fakulta elektrotechnická katedra telekomunikační techniky

Praha 6 - Dejvice, Technická 2, 166 27

tel: +420 224 352 100 nebo +420 224 352 103

### PRACOVNÍ PLÁN

státní zkušební komise pro bakalářské státní závěrečné zkoušky (BSZZ)  
programu ELEKTRONIKA A KOMUNIKACE

konaných na katedře telekomunikační techniky (K13132), Fakulta elektrotechnická, ČVUT v Praze

**Termín konání:** Úterý, 18. června 2024 od 8:00

**Místo konání:** ČVUT FEL, Technická 2, Praha 6 – Dejvice

#### Zasedání jednotlivých komisí:

**Komise č.: 1** – FEL – Dejvice, blok B3, 7.patro, lab. č.: T2:B3-710

**Předseda:** doc. Ing. Jiří Vodrážka, Ph.D.

**Místopředseda:** doc. Ing. Vítězslav Pankrác, CSc.

**Členové:** Ing. Bc. Ivan Pravda, Ph.D., Ing. Jan Novák, Ph.D., Ing. Petr Honzík, Ph.D.,  
Ing. Jaroslav Šaroch, Ph.D.

**Tajemník:** Ing. Bc. Ivan Pravda, Ph.D. ([pravdai@fel.cvut.cz](mailto:pravdai@fel.cvut.cz))

Žádáme tímto o účast na státních závěrečných zkouškách všechny členy státních zkušebních komisí a zároveň vedoucí a oponenty příslušných prací. Účast externích vedoucích je vítána.

Pro dodržení časového harmonogramu žádáme všechny externí účastníky, aby se dostavili alespoň 30 minut před stanoveným začátkem obhajoby.

Ing. Bc. Ivan Pravda, Ph.D. v. r.  
organizační garant obhajob  
tel.: 224352078  
e-mail: [pravdai@fel.cvut.cz](mailto:pravdai@fel.cvut.cz)

doc. Ing. Jiří Vodrážka, Ph.D. v. r.  
vedoucí katedry  
telekomunikační techniky



## BSZZ: Harmonogram práce státní zkušební komise č.1

Datum a místo konání: Úterý, 18. června 2024 – m.č. T2:B3-710

Komise: doc. Ing. Jiří Vodrážka, Ph.D. (*předseda*), doc. Ing. Vítězslav Pankrác, Ph.D. (*místopředseda*)

Ing. Bc. Ivan Pravda, Ph.D., Ing. Jan Novák, Ph.D., Ing. Petr Honzík, Ph.D., Ing. Petr Šaroch, Ph.D.

Hodina	Bakalant	Název bakalářské práce	Hodnocení							Pedagogický vedoucí Oponent
			V	O	I	II	III	Σ		
8:00	Bůžek František	Management and Monitoring of Industrial Operational Technology Networks								Ing. Bc. Ivan Pravda, Ph.D. Ing. Petr Cabrnach
8:40	Pilařová Kateřina	Algoritmy strojového učení v průmyslovém IoT								Ing. Bc. Marek Neruda, Ph.D. Ing. Filip Beneš, Ph.D.
9:20	Folková Magdalena	Kalkulátor na přípravku DE10-Lite v jazyce VHDL								Ing. Pavel Lafata, Ph.D. Ing. Tomáš Pehněl
10:00	Rieger Michal	Monitor teploty a vlhkosti vzduchu s výstupem na displej realizovaný pomocí přípravku DE10-Lite a jazyka VHDL								Ing. Pavel Lafata, Ph.D. Ing. Tomáš Pehněl
10:40	Janča Tomáš	Demonstrační model průmyslového řízení								doc. Ing. Jiří Vodrážka, Ph.D. Ing. Petr Kšíř
11:20	Volf Martin	Meteorologická stanice s podporou LoRa								Ing. Robert Bešťák, Ph.D. Ing. Zdeněk Vyležich
<b>PŘESTÁVKA (12:00 – 13:00)</b>										
13:00	Koudelka Tomáš	Bezdrátové zařízení pro přenos zvukového signálu								doc. Dr. Ing. Jiří Hospodka Ing. Václav Navrátil, Ph.D.
13:40	Krupka Jan	Kytarový pedál s digitálním efektem zpoždění								doc. Dr. Ing. Jiří Hospodka Ing. Vladimír Janíček, Ph.D.